



13. Die Platzierung
14. Interaktive Verlegung der Leiterbahnen
15. Automatische Verlegung der Leiterbahnen (Autorouting)
16. Leiterplattendesign für schnelle Signale
17. Elektromagnetische Verträglichkeit (EMV)
18. Beispiele zur Platzierung, Leitungsverlegung, ...
19. Die Leiterplatten-Fertigungsdaten
20. Die Arbeitszeiteinschätzung
21. Das Anforderungsprofil des Leiterplattendesigners
22. Beispiel einer Stellenanzeige
23. Wie wird man Leiterplattendesigner?
24. Eigene Designabteilung?
25. Von der Tuschezeichnung zum EDA-Koloss
26. Der EDA-Markt
27. Das „richtige“ EDA-System
28. Beschreibung einiger Funktionalitäten
29. Der EDA-Markt aus der Sicht des Anwenders
30. Das EDA-Systemumfeld
31. Hochachtung vor der Leiterplatte
32. Die Baugruppenfertigung