

Leiterplattendesign

Leiterplattendes_4de3c3fe4e712.jpg



Ein Handbuch nicht nur für Praktiker Von Jürgen Händschke. Erste Auflage 2006. 255 Seiten mit 175 Abbildungen und 23 Tabellen.

Rating: Not Rated Yet

Price

Price with discount: 63,55 €

63,55 €

Sales price without tax: 63,55 €

Tax amount:

[Ask a question about this product](#)

Description

Dieses Handbuch wendet sich an Fachschüler, Auszubildende, Studenten, Anwender und Führungskräfte sowie an alle in den Entstehungsprozess eines Elektronikprodukts eingebundene Fachkräfte.

Neben der Vermittlung von praxisbezogenem Fachwissen zum Leiterplattendesign stellt das Buch den gesamten Bereich der Leiterplatte so dar, dass es zum Verständnis der Prozesse und zur Verbesserung des Images der Leiterplattendesigner beiträgt.

Die Hauptkapitel des Buches:

1. Wie entsteht ein Elektronikprodukt?
2. Die Produktentwicklung von Baugruppen- und Leiterplattendesign
3. Bauelemente
4. Bibliothek (Library)
5. Normen und Design?
6. Gebräuchliche
7. Kennzeichnungen elektronischer Produkte
8. Designrichtlinien
9. Strombelastbarkeit von Leiterbahnen
10. Möglichkeiten der Wärmeableitung
11. Die Einflussgrößen des Leiterplattendesigns
12. Die Schaltungsentwicklung

13. Die Platzierung
14. Interaktive Verlegung der Leiterbahnen
15. Automatische Verlegung der Leiterbahnen (Autorouting)
16. Leiterplattendesign für schnelle Signale
17. Elektromagnetische Verträglichkeit (EMV)
18. Beispiele zur Platzierung, Leitungsverlegung, ...
19. Die Leiterplatten-Fertigungsdaten
20. Die Arbeitszeiteinschätzung
21. Das Anforderungsprofil des Leiterplattendesigners
22. Beispiel einer Stellenanzeige
23. Wie wird man Leiterplattendesigner?